## PULSE MAG WELDING ARC START CONTROL METHOD

Patent number:

JP4305374

**Publication date:** 

1992-10-28

Inventor:

KAMIYAMA TOMOYUKI; NAKAMATA TOSHIAKI

Applicant:

DAIHEN CORP

Classification:

- international: B23K9/067; B23K9/09; B23K9/095; B23K9/173;

B23K9/06; B23K9/09; B23K9/095; B23K9/173; (IPC1-

7): B23K9/067; B23K9/09; B23K9/095; B23K9/173

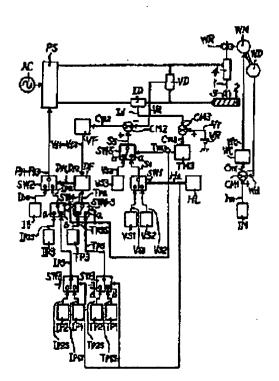
- european:

Application number: JP19910093184 19910329 Priority number(s): JP19910093184 19910329

Report a data error here

#### Abstract of JP4305374

PURPOSE: To provide a pulse MAG welding arc start control method to change periodically the arc voltage or the arc voltage and a welding current to change the arc length periodically. CONSTITUTION:In the pulse MAG welding arc start control method where a first pulse current group P1, P1,... with the small arc length Lt and a second pulse current group P2, P2,... with the larger arc length Lr than the arc length by energizing of this first pulse current group are changed over each other periodically to execute energizing, it is characterized that an arc is started by energizing a third pulse current group P3, P3,... with an average value (Ip2XTp2).f2 between an average value (lp1XTp1).f1 of a pulse current of the first pulse current group with the small arc length Lt and an average value (Ip2XTp2).f2 of a pulse current of the second pulse current group with the large arc length Lr and then, the first and second pulse current groups are changed over each other periodically to execute energizing.



Data supplied from the esp@cenet database - Worldwide

## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

# (11)特許出願公開番号

# 特開平4-305374

(43)公開日 平成4年(1992)10月28日

(51) Int.Cl.5		識別記号	庁内整理番号	FΙ	技術表示箇所
B 2 3 K	9/173	С	7920-4E		
	9/067		7301-4E		
	9/09		7301-4E		
	9/095	501 A	7920-4E		

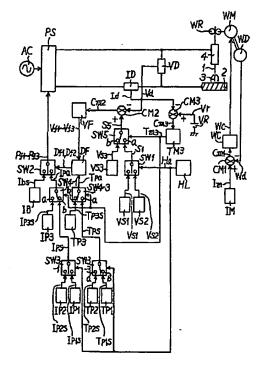
		1	家龍査審	未請求	請求項の数 5 (全	13 頁)
(21)出願番号	特顧平3-93184	(71)出願人	00000026 株式会社		/	
(22)出願日	平成3年(1991)3月29日	(72)発明者	大阪府大阪市淀川区田川2丁目1番11号上山 智之			
			大阪市の社グイへ		2丁目1番  1号	株式会
	•	(72)発明者		訓区田)	·   2丁目1番11号	株式会
		(74)代理人	弁理士	中井 宏	宏	
	:					

# (54)【発明の名称】 パルスMAG溶接アークスタート制御方法

#### (57)【要約】

【目的】 本発明は、アーク長を周期的に変化させるために、アーク電圧又はアーク電圧と溶接電流とを周期的に変化させるパルスMAG溶接アークスタート制御方法を提供するものである。

【構成】 本発明は、アーク長がL t の小の第1パルス電流群P1, P1, …と、この第1パルス電流群の通電によるアーク長よりも大のアーク長L r にする第2パルス電流群P2, P2, …とを周期的に切り換え通電するパルス電流群P2, P2, …とを周期的に切り換え通電するパルスMAG溶接アークスタート制御方法において、アーク長がL t で小の第1パルス電流群のパルス電流の平均値(I p1 × Tp1)・f1と、アーク長がL r の大の第2パルス電流群のパルス電流の平均値(I p2× Tp2)・f2 の第3パルス電流群P3, P3, …を通電してアークスタートした後に、第1及び第2パルス電流群を周期的に切換え通電することを特徴としている。



#### 【特許請求の範囲】

【請求項1】 アーク長が小の第1パルス電流群と、前 記第1パルス電流群の通電によるアーク長よりも大のアーク長にする第2パルス電流群とを周期的に切り換え通電するパルスMAG溶接アークスタート制御方法において、前記アーク長が小の第1パルス電流群のパルス電流の平均値と、前記アーク長が大の第2パルス電流群のパルス電流の平均値との間の平均値の第3パルス電流群を通電してアークスタートした後に、前記第1及び第2パルス電流群を周期的に切換え通電するパルスMAG溶接 10アークスタート制御方法。

【請求項2】 第3パルス電流群の第3パルス電流設定値を、第1パルス電流群の第1パルス電流設定値と第2パルス電流群の第2パルス電流設定値との間にする請求項1に記載のパルスMAG溶接アークスタート制御方法。

【請求項3】 第3パルス電流群の第3パルス幅設定値を、第1パルス電流群の第1パルス幅設定値と第2パルス電流群の第2パルス幅設定値との間にする請求項1に記載のパルスMAG溶接アークスタート制御方法。

【請求項4】 第3パルス電流群の第3パルス電流設定値を、第1パルス電流設定値の設定信号と第2パルス電流設定値の設定信号と第2パルス電流設定値の設定信号とから演算する請求項2に記載のパルスMAG溶接アークスタート制御方法。

【請求項5】 第3パルス電流群の第3パルス幅設定値を、第1パルス幅設定値の設定信号と第2パルス幅設定値の設定信号と第2パルス幅設定値の設定信号とから演算する請求項3に記載のパルスMAG溶接アークスタート制御方法。

### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、アーク長を周期的に変化させるために、アーク電圧又はアーク電圧と溶接電流とを周期的に変化させるバルスMAG溶接アークスタート制御方法に関するものである。

[0002]

【従来の技術】近年、アルミニウム及びアルミニウム合金(以下、アルミニウムという)が、建築構造物の内装、車輌、運輸機器等に広く使われるようになってきている。これらの溶接維手が、そのままこれらの構造物の外面を形成するために、溶接継手において溶接強度が要求されることはもちろんであるが、溶接ビードの外観が良好であることが要求されている。そこで、溶接ビード外観が良好であるアーク溶接方法として、フィラワイヤを添加するTIGアーク溶接方法が広く採用されているが、このTIGアーク溶接方法は溶接速度が遅いために生産効率が悪い。そこで、最近、パルスMIGアーク溶接方法によって、TIGアーク溶接方法と同じ規則正しい波形状の溶接ビード外観を得ようとする提案がなされている。

【0003】その一つとして、本出願人が特願平2-1 50 圧設定信号Vs1 で定まるアーク長がLtのときに溶接

02102(以下、先願という)において記載したプロック図に、ホットスタート電流の通電回路を追加した図1に示すように、第1アーク電圧設定回路VS1の第1アーク電圧設定信号Vs1と第2アーク電圧設定回路VS2の第2アーク電圧設定信号Vs2とを、溶接条件切換回路(以下、切換回路という) HLの溶接条件切換信号(以下、切換信号という) H1の切換周波数Fで切換えることによって図2(B)及び図3(B)に示すようなホットスタート電流Ihと第1及び第2パルス電流群とを通電し、このパルス電流の変化によって、図2

2

(A) 及び図3 (A) に示すように第1アーク長L t と 第2アーク長L r とを切換えている。 【0004】このような、アーク電圧又はアーク電圧と

溶接電流とを周期的に変化させるMIGアーク溶接方法、特に図1で説明した先願のパルスMIGアーク溶接方法は、前述したアルミニウムに対して、規則正しいうろこ状ピード外観を得られる他に、①銅又は銅合金に対しても、規則正しいうろこ状ピード外観が得られる、②アルミニウムに対して、結晶粒を微細化して割れが発生しにくい、③アルミニウムに対して、プローホールの発生が少ない、④突合せ溶接に対して、突合せの隙間が大になっても、溶け落ちが発生しにくい、⑤重ね隅内溶接に対して、重ね合せの隙間が大になっても、片溶けが発生しにくい、⑥ステンレス鋼に対して、溶け込み形状の制御ができ、溶接ピードの進行方向の溶け込み深さが略一定になっている、など、適用範囲の拡大が期待されている。

[0010]

【発明が解決しようとする課題】 通常行われているM I Gアーク溶接方法及びMAGアーク溶接方法(以下、M AG溶接という)においては、図2(A)及び図3 (A) に示すように、消耗電極(以下、ワイヤという) 1の先端1aを被溶接物2に接触させてアーク3を発生 させたとき、図4(A)乃至(C)に示すように、溶接 開始部分5 t においては、まだ被溶接物2が充分に加熱 溶融されていないために、溶着金属5と被溶接物2との 融合性が比較的に悪い。特に、アルミニウム、銅等を主 成分とする熱伝導率の大きな材質は、溶着金属5と被溶 接物2との融合性が悪く、図4に示すように、溶接開始 40 部分5 t において、溶接ビードの余盛り5 r の高さが同 図(B)に示すように、通常の溶接部分よりも大とな り、溶接ビード幅5wが同図(C)に示すように小とな り、同図(A)に示すように、アンダーカット5u,5 uが発生しやすい。

【0012】図2(A) 乃至(C) 及び図3(A) 乃至(C) を参照して、図1の先願のMIGアーク溶接方法を実施する溶接装置を使用してアークスタートしたときの状態について説明する。図2(A)は、同図(C)に示すように、アーク電圧設定値Vsが小の第1アーク電

を開始したときのワイヤ先端1 aと被溶接物2との位置 関係を示す図である。同図(A)において、アークスタ -トした時刻 t s1 から時刻 t s2 までホットスタート 電流 I hを通電し、さらに後述する期間T1 を経過した 後に、アーク電圧設定値Vsが大の第2アーク電圧設定 信号Vs2 で定まるアーク長Lrになるように切り換え られる。同図(B)は、アーク長小の第1アーク電圧設 定信号Vs1 で定まるパルス周波数 f1 (パルス周期D 1) 並びに予め設定された第1パルス電流値 I p1 及び 第1パルス幅Tp1 の第1パルス電流群P1, P1, …を第 10 1パルス通電期間T1だけ通電した後に、アーク長大の 第2アーク電圧設定信号Vs2 で定まるパルス周波数 f 2 (パルス周期D2) 並びに予め設定された第2パルス 電流値 I p2 及び第2パルス幅T p2 の第2パルス電流 群P2, P2, …を第2パルス通電期間T2だけ通電したと きの溶接電流 I の時間的経過を示す図である。図3 (A) は、図2 (A) の場合と逆に、図3 (C) に示す ように、アーク電圧設定値Vsが大の第2アーク電圧設 定信号Vs2 で定まるアーク長がLrのときに溶接を開 始したときのワイヤ先端1aと被溶接物2との位置関係 20 を示す図である。同図(B)は、期間T2後に、第1パ ルス通電期間T1 のアーク電圧設定値Vs が小の第1ア -ク電圧設定信号Vs1 で定まるアーク長Ltになるよ うに切り換えられる。同図(B)は、図2(B)の経過 時刻 ts2 とt2間及びt2とt3間が入れかわってい る。

【0013】図2(A)乃至(C)の期間T1に示すよ うに、アーク電圧設定値Vsが小の第1アーク電圧設定 信号Vs1 から溶接を開始すると、アーク長がLtで小 のために入熱不足となり、被溶接物2がまだ充分に加熱 30 溶融されていないために、前述した図4(A)乃至 (C) に示すような融合不良が発生しやすい。また逆 に、図3 (A) 乃至 (C) の期間T2 に示すように、ア ーク電圧設定値Vsが大の第2アーク電圧設定信号Vs 2 から溶接を開始すると、アーク長がLェで大のため に、アークが広がった状態で加熱溶融が始まるが、被溶 接物がまだ高温になっていないので、アルミニウム材に おいては酸化皮膜からの電子放出が行われにくいため に、酸化皮膜を除去するクリーニング作用が不充分なた めにプローホールが発生する。

### [0020]

【課題を解決するための手段】請求項1のアークスター ト制御方法は、アーク長がL t の小の第1パルス電流群 P1, P1, …と、この第1パルス電流群の通電によるアー ク長よりも大のアーク長Lrにする第2パルス電流群P 2, P2, …とを周期的に切り換え通電するパルスMAG溶 接アークスタート制御方法において、アーク長がLtで 小の第1パルス電流群のパルス電流の平均値(Ipl× Tp1)・f1と、アーク長がLrの大の第2パルス電 の間の平均値(I p2 ×T p2) ・f2 の第3パルス電 流群P3, P3, …を通電してアークスタートした後に、第 1及び第2パルス電流群を周期的に切換え通電するパル スMAG溶接アークスタート制御方法である。

【0021】 請求項2のアークスタート制御方法は、第 3パルス電流群の第3パルス電流設定値 I p3 sを、第 1パルス電流群の第1パルス電流設定値 I p1 sと第2 パルス電流群の第2パルス電流設定値 I p2 s との間に するパルスMAG溶接アークスタート制御方法である。

【0022】請求項3のアークスタート制御方法は、第 3パルス電流群の第3パルス幅設定値Tp3 sを、第1 パルス電流群の第1パルス幅設定値Tp1 sと第2パル ス電流群の第2パルス幅設定値Tp2 sとの間にするパ ルスMAG溶接アークスタート制御方法である。

【0023】請求項4のアークスタート制御方法は、第 3パルス電流群の第3パルス電流設定値 I p3 s を、第 1パルス電流設定値の設定信号 I p1 s と第2パルス電 流設定値の設定信号 I p2 s とから演算するパルスMA G溶接アークスタート制御方法である。

【0024】請求項5のアークスタート制御方法は、第 3パルス電流群の第3パルス幅設定値Tp3 sを、第1 パルス幅設定値の設定信号Tpl sと第2パルス幅設定 値の設定信号Tp2 sとから演算するパルスMAG溶接 アークスタート制御方法である。

#### [0030]

【作用】本発明のアークスタート制御方法を、図5及び 図6を参照して説明する。図5(A)は、時刻ts1に おいてアークスタートし、時刻 t s2 と t1 との間のア ークスタート期間Tsにおいてアーク長をLmになるよ うにし、時刻 t1 と t2との間の第1パルス通電期間T1 においてアーク長をL t になるようにし、さらに時刻 t2 とt3 との間の第2パルス電流通電期間T2 におい Tアーク長をLr (ただしLt <Lm <Lr) になるよ うにしたときのワイヤ先端1aと被溶接物2との位置関 係を示す図である。同図(B)は、アークスタート期間 Tsに通電する第3パルス電流群P3, P3, …と、第1パ ルス通電期間T1 に通電する第1パルス電流群P1, P1, …と、第2パルス通電期間T2 に通電する第2パルス電 流群P2, P2, …と、第1及び第2パルス電流群との繰返 40 しの溶接電流 Iの時間的経過を示す図である。同図 (C) は、期間 t s 及びT1 においては、第1アーク電 圧設定値Vs1 に設定され、期間T2 においては、第2 アーク電圧設定値Vs2 に設定される設定信号Vsの時 間的経過を示す図である。

【0031】上記同図(B)において、第1パルス電流 群P1, P1, …は、アーク長がL t になるように、第1ア -ク電圧設定値Vs1及びアーク電圧検出値Vdによっ て定まるパルス周波数 f1 と第1パルス電流値 I p1 と 第1パルス幅Tp1 とのパルス電流と、ペース電流Ib 流群のパルス電流の平均値(Ip2×Tp2)・f2と 50 とから成る。第2パルス電流群P2,P2,…は、アーク長 がLrになるように、第2アーク電圧設定値Vs2及び アーク電圧検出値Vdによって定まるパルス周波数 f 2 と第2パルス電流値 I p2 と第2パルス幅T p2 とのパ ルス電流と、ペース電流Ibとから成る。第3パルス電 流群P3, P3, …は、アーク長しtとアーク長しrとの間 のアーク長Lmになるように、第3アーク電圧設定値V s3 及びアーク電圧検出値Vdによって定まるパルス周 波数 f 3と第3パルス電流値 I p3 と第3パルス幅T p3 とのパルス電流と、ペース電流Ibとから成る。これ らの各パルス電流群は、Ip1 <Ip3 <Ip2 又はT p1 <Tp3 <Tp2 又は I p1 < I p3 < I p2 及び Tp1 <Tp3 <Tp2 の関係がある。

【0032】次に、図6を参照して本発明のアークスタ -ト制御方法の他の方法を説明する。図6(B)及び (C) は、図5 (B) 及び (C) の第1パルス通電期間 T1 と第2パルス通電期間T2 との溶接電流 I 及びアー ク電圧設定値Vs を逆にした場合の時間的経過を示す図 である。この逆にしたことによって、図6(A)に示す ように、アークスタート期間Tsにおけるアーク長Lm の次に、第2パルス通電期間T2 におけるアーク長Lr 20 が大になるので、アークスタート期間Tsのアーク長し mが被溶接物を充分に加熱溶融した後に、さらにアーク 長しrが大となり、入熱が大となって被溶接物と溶接ビ - ドとの融合が促進され、またアルミニウム材において は、溶接ビード幅に必要なクリーニング幅が溶接開始部 分から確保される。

#### [0040]

【実施例】 (図7の説明) 図7 (Z) は図1の先願の第 3パルス電流群の通電回路を有していない溶接装置によ って重ね隅肉溶接をしたときの溶接結果を示す図、同図 30 (Y)、(X)及び(A)は第3パルス電流群を通電す ることができる。後述する図9の溶接装置によってアー クスタート期間Tsを、それぞれ0.2秒、0.4 秒及び0.5 秒にして、重ね隅肉溶接をしたときの溶接結果を示す 図である。同図(X) 乃至(2) 及び(A) の溶接条件 はつぎのとおりである。板厚3 [mm] のアルミニウム材 A5052を、直径1.2 [mm] のアルミニウムワイヤ A5183を用いて溶接電流平均値100 [A] でアー ク電圧平均値19 [V] で溶接速度40 [cm/min] で、 図5 (B) に示すパルス電流群の溶接電流を通電した。 なお、本実施例の図5(A)に示すアーク長Lm, Lt 及びLrは、それぞれ約5 [mm] 、3 [mm] 及び7 [m 回に設定した。

【0041】図7(Z)のアークスタート期間Ts=0 秒では余盛り5rと上板2a及び下板2bともに、相当 な融合不良部分5 u が発生してオーパーラップになって おり、同図(Y)のTs=0.2 秒では余盛り5rと下板 2 b とが相当な融合不良部分 5 u が発生している。ま た、図7 (X) のTs=0.4 [秒] でも、まだ、下板2

s=0.5 [秒] になると余盛り5rの傾斜面も平坦とな り融合不良及びアンダーカットは全く見られない。した がって、本発明のアークスタート制御方法においては、 アークスタート期間Tsは0.5 秒以上が必要である。 【0043】(図8の説明)図8(Z), (A), (B) 及び(Q) は、図7と同様の溶接条件で、アーク スタート期間Tsを0.0.5.1.0 及び1.5秒に設定した溶 接装置によって、被溶接物2上に溶接ビード5を形成し た場合の溶接ビードの上方外観を示す図である。同図 (2) は、先願の第3パルス電流通電回路を有していな い溶接装置を使用したときであって、溶接開始部分5 t における溶接ビード幅5wが狭く突形状の溶接ビードと なり相当な融合不良を発生している。同図(A)及び

(B) は、それぞれTs=0.5 秒及び1.0 秒で、この間 では、溶接開始部分5 t に融合不良を発生することなく 平坦な溶接ビードが得られている。さらに、同図(Q) に示すように、Ts=1.5 秒では、溶接開始部分5tの 溶接ピード幅5wが通常の溶接ビード幅よりも過大にな っている。したがって、本発明のアークスタート制御方 法におけるアークスタート期間Tsは、0.5 乃至1.0 秒

【0045】(本発明のアークスタート制御方法を実施 する溶接装置) 図9及び図11及び図12は、本発明の アークスタート制御方法をパルスMAG溶接方法で実施 する溶接装置のプロック図である。また図10(A)乃 至(D) 及び図13(A) 乃至(E) はそれぞれ図9及 び図12の各回路の出力信号の時間的経過を示す図であ り、図14及び図15は図12のプロック図のスタート 電圧自動設定回路AVSの実施例の接続図を示し、図1 6 は図12のプロック図のパルス幅設定切換回路TPA の実施例の接続図である。

が適正である。

【0046】 (図9の説明) 図9において、商用電源A Cを入力として定電圧特性の溶接出力制御回路PSから ワイヤ1の給電チップ4と被溶接物2との間に出力を供 給してアーク3を発生させる。ワイヤ1はワイヤ送給モ - 夕WMにより回転するワイヤ送給ローラWRより供給 される。平均溶接電流設定回路IMは、ワイヤ送給モー タWMのワイヤ送給速度により定まる溶接電流の平均値 を設定するための平均溶接電流設定信号Imを出力す 40 る。ワイヤ送給制御回路WCは、信号 I mとワイヤ送給 モータWMの回転速度を検出するワイヤ送給速度検出器 WDの速度検出信号Wdを比較する第1比較回路CM1 の比較信号Cm1 を入力として、ワイヤ送給モータWM にワイヤ送給電圧Wcを出力する。第1アーク電圧設定 回路VS1及び第2アーク電圧設定回路VS2は、それ ぞれ第1溶接条件におけるアーク電圧及び第2溶接条件 におけるアーク電圧を設定する回路であって、第1アー ク電圧設定信号Vs1 及び第2アーク電圧設定信号Vs 2を出力する。切換回路HLは第1溶接条件と第2溶接 bに若干の融合不良部分5 uが見られ、図7 (A) のT 50 条件とを切換える切換信号Hlを出力する。アーク電圧

7

切換回路SW1は切換信号H1によって信号Vs1とV s2 とを切換えてアーク電圧切換信号 S1 を出力する。 【0048】溶接電流検出回路 I Dは、時刻 t s2 のア -クスタート後に、図10(A)に示す溶接電流 I に対 応した溶接電流検出信号 I dを出力する。第3比較回路 CM3は、図10(C)に示すように、信号Idと基準 信号発生回路VRの基準信号Vrとの差の溶接電流通電 信号Cm3 を出力する。アークスタート時限回路(以 下、AS時限回路という)TM3は、図10(D)に示 すように、信号Cm3 を入力としてアークスタート期間 Tsを経過した時刻t1において、アークスタート完了 信号(以下、AS完了信号という)Tm3 を出力する。 第3アーク電圧設定回路VS3は、第1アーク電圧設定 値Vs1 と第2アーク電圧設定値Vs2 との間のアーク スタートに適正な電圧値に設定された第3アーク電圧設 定信号Vs3 を出力する。アークスタート溶接電圧切換 回路(以下、SW電圧切換回路という) SW5は、上記 AS完了信号Tm3 が入力されるまでは、接点bに接続 された第3アーク電圧設定信号Vs3 を出力し、信号T m3 が入力されると接点 a に切り換わり、前述したアー ク電圧切換信号 S1 を出力する。したがって、この回路 SW5が出力する切換アークスタート溶接電圧信号(以 下、SW電圧切換信号という)S5 は、図10 (B) に 示すように、アークスタート期間Tsにおいては、第3 アーク電圧設定信号Vs3 を出力し、期間Ts後は、切 換信号H1の切換周波数Fの周期で、第1及び第2アー ク電圧設定信号 Vs1 及び Vs2 を出力する。第2比較 回路CM2は、信号S5 と溶接電圧検出回路VDの溶接 電圧検出信号Vdとを入力としてその差のアーク電圧信 号Cm2を出力する。

【0050】第1及び第2パルス電流値設定回路IP1及びIP2は、それぞれ第1及び第2パルス電流値設定信号Ip1s及びIp2sを出力する。パルス電流値切換回路SW3-1は、切換信号H1によって信号Ip1sと信号Ip2sを切り換えて、切換パルス電流値信号Ipsを出力する。ペース電流設定回路IBは、ペース電流設定信号Ibsを出力する。第1及び第2パルス幅設定信号Tp3を出力する。第1及び第2パルス幅設定信号Tp1s及びTp2sを出力する。パルス幅切換回路SW3-3は、切換信号H1によって信号Tp1sと信号Tp2sとを切り換えて、切換パルス幅信号Tpsを出力する。

値信号 Ipa は、アークスタート期間 Ts においては、信号 Ip3 sを出力し、期間 Ts 後は、切換信号 H1 の切換周波数 F の周期で、第1及び第2パルス電流値設定信号 Ip1 s 及び Ip2 sを出力する。第3パルス電池で設定信号 Ip3 sを出力する。SWパルス幅切換回路 Ip3 wを出力する。SWパルス幅切換回路 Ip3 wを出力する。SWパルス幅切換回路 Ip3 wを出力する。SWパルス幅切換回路 Ip3 wを出力する。CP3 sを出力し、信号 Ip3 wを出力する。したがって、この回路 Ip3 we 出力する。したがって、この回路 Ip3 we 出力する切換 Ip3 we においては、信号 Ip3 s を出力し、期間 Ip3 s を出力し、期間 Ip3 s を出力し、期間 Ip3 s を出力し、関係 Ip3 we においては、信号 Ip3 s を出力し、期間 Ip3 s を出力し、期間 Ip3 s を出力し、知識 Ip3 we においては、信号 Ip3 s を出力し、期間 Ip3 s を出力し、知識 Ip3 we においては、信号 Ip3 s を出力し、期間 Ip3 s を出力し、知識 Ip3 s を出力 Ip3 s を出力する。

【0054】(アークスタート期間の動作説明)パルス 周波数信号発生回路VFは、アークスタート期間Tsに おいては、第3アーク電圧設定信号Vs3とアーク電圧 検出信号Vdとの差のアーク電圧制御信号Cm2 に対応 して、第3パルス周波数制御信号Vf3を出力する。こ 20 の期間Tsにおいては、AS完了信号Tm3 がまだSW パルス電流値切換回路SW4-1及びSWパルス幅切換 回路SW4-3に入力されていないので、回路SW4-1は信号 I p3 sを出力し、回路 SW4-3は、信号T p3 s を出力する。したがって、パルス幅周波数信号発 生回路DFは、第3パルス幅設定信号Tp3 sと第3パ ルス周波数制御信号Vf3 とから成る第3パルス幅周波 数制御信号D f3 を出力する。パルスペース電流切換回 路SW2は、第3パルス電流値設定信号Ip3 sとベー ス電流設定信号Ibsとを、第3パルス幅周波数制御信 30 号D f 3 で定まる周波数 f 3 のパルス制御信号 P f 3 を 出力して、溶接出力制御回路PSに入力する。

【0056】(アークスタート期間経過後の動作説明) パルス周波数信号発生回路VFは、アークスタート期間 Tsの経過後は、アーク電圧制御信号Cm2 に対応し て、第1溶接条件における第1パルス周波数制御信号V f1 と第2溶接条件における第2パルス周波数制御信号 Vf2 とを、切換信号Hlの切換周波数Fで切換えて出 力する。パルス幅周波数信号発生回路DFは、パルス幅 設定信号Tpsと第1パルス周波数制御信号Vf1 とか ら成る第1溶接条件に対応する第1パルス幅周波数制御 信号Df1 と、第2溶接条件に対応する第2パルス幅周 波数制御信号Df2 とを出力する。パルスペース電流切 換回路SW2は、第1溶接条件においては、第1パルス 電流値設定信号 I p1 sとペース電流設定信号 I b s と を、第1パルス幅周波数制御信号D f1 で定まる周波数 f1 で繰り返すパルス制御信号Pf1 を出力し、次に第 2 溶接条件においては、同じく第2 パルス電流値設定信 号Ip2 sと信号Ibsとを、第2パルス幅周波数制御 信号Df2 で定まる周波数f2 で繰り返すパルス制御信 る。

【0060】 (図11の説明) 図11は、本発明のパル スMAG溶接アークスタート制御方法を実施する第2の 実施例で請求項1及び請求項2に記載の構成を有してい る。同図において図9と異なる構成は、まず第1に、図 9の構成の簡略化を図っており、第2に、図9がアーク 電圧制御信号Cm2 によって、パルス周波数を制御して アーク電圧値を所定値に維持しているのに対して、図1 1では信号Cm2 によって、パルス幅を制御してアーク 電圧値を所定値に維持している。本発明のアークスター ト制御方法においては、図9の①第2パルス電流値設定 回路 IP2とパルス電流値切換回路SW3-1と第3パ ルス電流値設定回路IP3とSWパルス電流切換回路S ₩4-1又は、②第2パルス幅設定回路TP2とパルス 幅切換回路SW3-3と第3パルス幅設定回路TP3と SWパルス幅切換回路SW4-3の一方を有し、かつ切 換周波数下が比較的高いとき、例えば、3 [Hz] 以上 のときは、③第2アーク電圧設定回路VS2とアーク電 圧切換回路SW1と第3アーク電圧設定回路VS3とS W電圧切換回路SW5を省略することができる。そこ 20 で、図11においては、上記の①の各回路を備えてお り、②及び③の各回路を省略している。

【0061】次に上記第2の相違点は、図11におい て、図9の第1乃至第3パルス幅設定回路TP1乃至T P3、パルス幅切換回路SW3-3及びSWパルス幅切 換回路SW4-3の代りに、第1パルス周波数設定信号 Fp1 を出力する第1パルス周波数設定回路FP1が設 けられている。さらに、パルス周波数信号発生回路VF は、信号Fp1 を入力としてパルス周波数信号Vfを出 力する。したがって、アーク電圧制御信号Cm2 は、ア -クスタート期間Tsにおいては、第3パルス電流値設 定信号 I p3 s に対応するアーク電圧検出信号 V d と第 3アーク電圧設定信号Vs3との差の第3のアーク電圧 制御信号を出力し、第1パルス通電期間T1 において は、第1パルス電流値設定信号 I p1 s に対応する信号 Vdと信号Vs1との差の第1のアーク電圧制御信号を 出力し、第2パルス通電期間T2 においては、第2パル ス電流値設定信号 I p2 s に対応する信号 V d と信号 V s2 との差の第2のアーク電圧制御信号を出力する。パ Tsにおいては、第3のアーク電圧制御信号Cm2 を入 カとして第3パルス幅周波数制御信号Df3を出力し、 期間T1 においては、第1のアーク電圧制御信号Cm2 を入力として第1パルス幅周波数制御信号D f1 を出力 し、期間T2 においては、第2のアーク電圧制御信号C m2 を入力として第2パルス幅周波数制御信号Df2 を 出力する。

【0062】図11.の実施例においても、アーク長が小 の第1パルス電流群P1, P1, …のパルス電流の平均値 (IplimesTpl)・flimesP-ク長が大の第2パルス imesDimesTm2が入力されるまでは接点りに接続されているimesHS

電流群 P2, P2, …のパルス電流の平均値 (I p2 × T p 2) · f2 との間の平均値(Ip3×Tp3) · f3の 第3パルス電流群P3, P3, …を通電してアークスタート 制御をした後に、第1及び第2パルス電流群を周期的に 切換えることによって、本発明のパルスMAG溶接アー クスタート制御方法を達成することができる。さらに、 この変形例はつぎのとおりである。図9の構成によっ て、見かけのアーク長をパルス周波数制御によってLr

10

①Tp1 =Tp2 =Tp3  $\forall$ I p2 > I p3 > I p1 ② I p1 = I p2 = I p3  $\forall$ T p2 > T p3 > T p1 ③ I p2 > I p3 > I p1  $h \supset T$  p2 > T p3 > T p1 図11の構成によって、見かけのアーク長をパルス幅制 御によってLr>Lm>Ltに切り換えているとき、

 $\bigcirc f1 = f2 = f3 \ \forall I \ p2 > I \ p3 > I \ p1$ 

>Lm>L t に切り換えているとき、

 $31p2 > 1p3 > 1p1 \ \text{rf} 2 > f3 > f1$ 

【0070】(図12の説明)図12は、本発明のパル スMAG溶接アークスタート制御方法を実施する溶接装 置の第3の実施例のプロック図である。同図において、 図9と異なる第1の構成は、図9の平均溶接電流設定回 路IMの代りに、スタート電流設定信号Imを出力する スタート電流設定回路 I Mと、第1の溶接条件における 第1溶接電流設定信号 I hを出力する第1平均溶接電流 設定回路 I Hと、第2溶接条件における第2溶接電流設 定信号 I 1を出力する第2平均溶接電流設定回路 I L と、第1の溶接電流設定信号 I h と第2溶接電流設定信 号I1とを切換信号H1の切換周波数Fで切換えて、溶 接電流切換信号S3を出力する溶接電流切換回路SW3 と、AS完了信号Tm3 が入力されるまでは、接点bの スタート電流設定信号 I mを第1比較回路CM1に出力 し、AS完了信号Tm3 が入力された後は、接点aに切 り換わり、溶接電流切換信号S3 を回路CM1に出力す るスタート溶接電流切換回路(以下、SW電流切換回路 という) SW4とが追加されている。この回路SW4 は、スタート電流設定信号 I mと溶接電流切換信号S3 とを切り換えてスタート溶接電流切換信号(以下、SW 電流切換信号という) S4 を出力する。

【0072】図12において、図9と異なる第2の構成 ルス幅周波数信号発生回路DFは、上記のように、期間 40 は、つぎのホットスタート電流通電回路が追加されてい る。ホットスタート電流設定回路(以下、HS電流設定 回路という)IHは、ホットスタート電流設定信号(以 下、HS電流設定信号という)Ihsを出力する。ホッ トスタート時限回路(以下、HS時限回路という)TM 2は、溶接電流通電信号Cm3 が入力されたときに時限 を開始して、ホットスタート期間Thを終了後、ホット スタート終了信号(以下、HS完了信号という)Tm2 を出力する。ホットスタート溶接電流信号切換回路(以 下、HW電流切換回路という)SW9は、HS完了信号

電流設定信号 I h s を出力し、信号 T m2 が入力された 後は接点 a に切り換わりパルス制御信号 P f 1 乃至 P f 3 を出力する。

【0073】HW電流切換回路SW9が溶接出力制御回路PSに出力する溶接電流信号S9は、ホットスタート期間Thにおいてはホットスタート電流Ihを通電するためのHS電流設定信号Ihsであり、アークスタート期間Tsにおいては第3パルス電流群P3,P3,…を通電するためのパルス制御信号Pf3であり、第2パルス通電期間T2においては第2パルス電流群P2,P2,…を通10電するためのパルス制御信号Pf2であり、第1パルス通電期間T1においては第1パルス電流群P1,P1,…を通電するためのパルス制御信号Pf1である。

【0074】図12のプロック図において、図9のプロック図と異なる第3の構成は、図9のプロック図の第3アーク電圧設定回路VS3の第3のアーク電圧設定を、第1及び第2アーク電圧設定値の設定信号を入力として、スタート電圧自動設定回路AVSが出力するスタート電圧設定信号Avsによって自動的に設定させるようにしている。

【0075】図14は、図12のブロック図の回路AVSの実施例の接続図であって、第1及び第2アーク電圧設定信号Vs1及びVs2を入力として、第1及び第2 演算回路OP1及びOP2及び抵抗器R及び2Rから構成されて、スタート電圧設定信号Avsを出力する。第1演算回路OP1は、ゲイン1/2の加算器であり、その出力は、一(Vs1+Vs2)/2となる。第2演算回路OP2は、回路OP1の出力を反転するゲイン1の反転増幅器であって、その出力値は、(Vs1+Vs2)/2となる。図15は、図14の接続図に、点線で30示す微調整設定器VEを追加している。この微調整設定器VEの両端子をそれぞれ+Ve及び-Veの電圧値の電源に接続することによって、スタート電圧設定信号Avsの設定範囲は、1/2(Vs1+Vs2)±Veとなる。

【0076】 (図14及び図15の説明) 図14は、図12のプロック図のスタート電圧自動設定回路AVSの実施例の接続図であり、図15は、図14の接続図のスタート電圧自動設定回路AVSに微調整設定器を追加した接続図である。

【0077】(図16の説明)図12のプロック図において、図9のプロック図と異なる第4の構成は、図9の第1乃至第3のパルス幅設定回路TP1乃至TP3、パルス幅切換回路SW3-3及びSWパルス幅切換回路SW4-3の代りに、パルス幅設定切換回路TPAが使用されている。図16は、図12のプロック図の回路TPAの実施例の接続図を示す。図16において、モノマルチバイブレータ回路MMAは、端子1から第1乃至第3パルス周波数制御信号Vf1乃至Vf3を入力して切換パルス幅信号Tpsを、端子4に出力する。この回路M

MAに、時定数を決定する抵抗値がそれぞれ r1、 r2/2 及び r2 の抵抗器 R1、R2/2 及び R2が直列に接続されており、抵抗器 R2/2 の両端に第1スイッチ ASW1が接続され、抵抗器 R2の両端に第2スイッチ ASW2が接続されている。また、回路MMAの端子2に AS完了信号 Tm3が入力されるまでは第1スイッチ ASW1はオフになっており、信号 Tm3が入力されるとオンしてその両端に接続された抵抗器 R2/2 を短絡する。さらに、回路 MMAの端子3に切換信号 H1が入力され、NOT回路 NT1を通じてNAND回路 NNDに出力される。この回路 NNDは、信号 Tm3が入力され、かつ、切換信号 H1が入力されたときに第2スイッチ ASW2 に信号を出力し、この第2スイッチ ASW2 が抵抗器 R2を短絡する。

12

【0079】次に図16の動作について説明する。AS 完了信号Tm3 が入力されるまでは、前述したように、 第1スイッチASW1はオフで、NAND回路NNDの 出力によって第2スイッチASW2はオンしているの で、回路MMAの時定数用抵抗値は r 1 + r 2/2 とな 20 り、第3パルス幅設定信号Tp3 sを出力する。AS完 了信号Tm3 が入力されると、第1スイッチASW1は オンし、切換信号H1は、第1パルス通電期間T1 にお いては、信号を停止しているのでNOT回路NT1は信 号を出力し、この信号と信号Tm3 との両方の信号がN AND回路NNDに入力されるので、回路NNDは信号 を停止し、第2スイッチASW2はオフするので、回路 MMAの時定数用抵抗値はr1 + r2 となり、第1パル ス幅設定信号Tp1 sを出力する。さらに、切換信号H 1は、第2パルス通電期間T2 においては、信号を出力 しているのでNOT回路NT1は信号を停止し、したが ってNAND回路NNDは信号を出力し、第2スイッチ ASW2はオンするので、回路MMAの時定数抵抗値は r1 となり、第2パルス幅設定信号Tp2 sを出力す る。ここで、Kを比例定数とすれば、各設定値は、

 $Tp1 = K (r1 + r2) \cdots (1)$ 

 $T p2 = K r1 \qquad \cdots (2)$ 

 $Tp3 = K (r1 + r2/2) \cdots (3)$ 

となり、(3) に(1) 及び(2) を代入すれば、Tp 3 = (Tp1 + Tp2) / 2の関係が成立する。したが って、第1乃至第3パルス幅Tp1乃至Tp3は、予め 設定された抵抗値の抵抗器を自動的に切換えられる。

【0080】図12のプロック図において、図9のプロック図と異なる第5の構成は、図9の第3パルス電流値設定回路IP3の代りに、第1及び第2パルス電流値設定信号Ip1s及びIp2sを入力として自動的に第3パルス電流値設定信号Ip3sを出力する第3パルス電流値自動設定回路IPAになっている。

チバイブレータ回路MMAは、端子1から第1乃至第3 【0082】(図13の説明)図13(A)は、時刻t パルス周波数制御信号Vf1乃至Vf3を入力して切換 s1から時刻ts2までのホットスタート期間Thにお パルス幅信号Tpsを、端子4に出力する。この回路M 50 いてはホットスタート電流Ihを通電し、時刻ts2か ら時刻 t1 までのアークスタート期間Ts においては、 第3パルス電流群P3, P3, …を通電し、時刻 t1 から時 刻t2 までの第2パルス通電期間T2 は第2パルス電流 群P2, P2, …を通電し、時刻 t2 から時刻 t3 までの第 1パルス通電期間T1 は第1パルス電流群P1. P1. …を 通電する溶接電流 I の時間的経過 t を示す図である。同 図(C)は、第3比較回路CM3が出力する溶接電流通 電信号Cm3 の時間的経過 t を示す図である。同図 (D) は、時刻 t s1 において信号 Cm3 が入力された とき時限を開始してホットスタート期間Thの経過後に 10 HS完了信号Tm2 を出力する時間的経過を示す図であ る。同図(E)は、時刻 t s1 において信号 C m3 が入 力されたときに時限を開始してホットスタート期間Th とアークスタート期間Ts との経過後にAS完了信号T m3 を出力する時間的経過を示す図である。同図 (B) は、時刻 t1 までは第3アーク電圧設定信号 Vs3 を出 カし、第2パルス通電期間T2 においては第2アーク電 圧設定信号Vs2 を出力し、第1パルス通電期間T1 に おいては第1アーク電圧設定信号Vs1を出力するアー ク電圧設定信号Vsの時間的経過を示す図である。

[0100]

【本発明の効果】本発明のアークスタート制御方法は、アーク長が小の第1パルス電流群とアーク長が大の第2パルス電流群との間のアーク長を得る第3パルス電流群の通電によって定まるアーク電圧でアークスタートをし、溶接開始時に必要なアーク長にすることにより、適切な入熱によって被溶接物を加熱溶融するとともに、アルミニウム材に対しては、酸化皮膜の除去のためのクリーニング作用を0.5 秒乃至1.5 秒間を行うので、溶接開始部分においてもプローホールを発生することがなく、さらにアルミニウム材に限らず、スティール系の材料のパルスMAG溶接においても、溶接開始部分に融合不良が発生したり、突状の余盛りが発生したり、オーバラップ、アンダーカット等の溶接欠陥が発生することがなく、さらに溶接ビードの外観及び幅の両方とも、安定した溶接中の溶接ビードと同一形状が得られる。

【0101】請求項4のアークスタート制御方法は、第 1パルス電流設定値の設定信号と第2パルス電流設定値 の設定信号とを入力として、アークスタートに必要な第 3パルス電流設定値の設定信号を自動的に発生して、そ 40 の設定信号によって第3パルス電流群を通電して溶接を 開始するので、作業者の設定操作を省略して、誤設定防 止又は設定の簡易化を図ることができる。

【0102】請求項5のアークスタート制御方法は、第 1パルス幅設定値の設定信号と第2パルス幅設定値の設 定信号とを入力として、アークスタートに必要な第3パ ルス幅設定値の設定信号を自動的に発生して、その設定 信号によって第3パルス電流群を通電して溶接を開始す るので、作業者の設定操作を省略して、誤設定防止又は 設定の簡易化を図ることができる。 【図面の簡単な説明】

【図1】図1は、アーク長を周期的に変化させるためにアーク電圧を周期的に変化させて溶接する先願のパルスMAG溶接方法に使用する溶接装置のプロック図である

14

【図2】図2(A)乃至(C)は、それぞれ図1に示す 溶接装置を使用して、ホットスタート電流を通電してアークスタートした後、同図(A)に示すように、アーク 長が小のL tから溶接を開始し、次にアーク長が大のL rに切り換わったときのワイヤ先端1 a と被溶接物2と の位置関係を示す図及び溶接電流Iの時間的経過を示す 図及びアーク電圧設定信号の設定値Vsの時間的経過を示す図である。

【図3】図3(A)乃至(C)は、ホットスタート電流を通電してアークスタートした後、図2の場合と逆に、同図(A)に示すようにアーク長が大のLrから溶接を開始し、次にアーク長が小のLtに切り換わったときの位置関係を示す図及び溶接電流Iの時間的経過を示す図及びアーク電圧設定信号の設定値Vsの時間的経過を示す図す図である。

【図4】図4 (A) 乃至 (C) は、それぞれ図1の溶接 装置を使用してアークスタートを行ったときの溶接開始 部分の横断面図及び縦断面図及び上方からの外観図であ

【図5】図5 (A) は、本発明のアークスタート制御方法に適用する短いアーク長L t と長いアーク長L r との間のアーク長Lmにする設定値でアークスタートするときのワイヤ先端1 a と被溶接物2との位置関係を示す図である。同図(B) は、ホットスタート期間Th、アー30 クスタート期間Ts、第1パルス通電期間T1及び第2パルス電流通電期間T2 に通電する溶接電流Iの時間的経過を示す図である。同図(C)は、期間Th、期間Ts、期間T1及び期間T2におけるアーク電圧設定値Vsの時間的経過を示す図である。

【図6】図6 (A) は、本発明の他のアークスタート制御方法に適用する図5 (A) と同様の位置関係を示す図である。同図 (B) は、図5 (B) と同様の時間的経過を示す図である。同図 (C) は、図5 (C) と同様の時間的経過を示す図である。

② 【図7】図7(2)は先願の第3パルス電流群を通電することができない溶接装置によって重ね隅肉溶接をしたときの溶接結果を示す図、同図(Y),(X)及び(A)は、第3パルス電流群を通電することができる溶接装置を使用してアークスタート期間Tsを、それぞれ0.2秒、0.4秒及び0.5秒にして重ね隅肉溶接をしたときの溶接結果を示す図である。

【図8】図8(2), (A), (B) 及び(Q) は、第 3パルス電流群を通電することができる溶接装置を使用 して、アークスタート期間Tsを、0、0.5、1.0 及び 50 1.5 秒に設定して、被溶接物2上に溶接ビードを形成し

た場合の外観を示す図である。

【図9】本発明のアークスタート制御方法を実施する溶 接装置の第1の実施例のプロック図である。

【図10】図10 (A) 乃至 (D) は、図9の各回路の 出力信号の時間的経過を示す図である。

【図11】本発明のアークスタート制御方法を実施する 溶接装置の第2の実施例のプロック図である。

【図12】本発明のアークスタート制御方法を実施する 溶接装置の第3の実施例のブロック図である。

【図13】図13(A)乃至(E)は、図12の各回路 10 AVS スタート電圧自動設定回路 の出力信号の時間的経過を示す図である。

【図14】図12のプロック図のスタート電圧自動設定 回路AVSの具体的実施例の接続図である。

【図15】図14のプロック図の微調整設定器付スター ト電圧自動設定回路AVSの具体的実施例の接続図であ

【図16】図12のプロック図のパルス幅設定条件回路 の実施例の接続図である。

【符号の説明】

1 消耗電極(ワイヤ)

1a 消耗電極(ワイヤ) 先端

2 被溶接物

3 アーク

4 給電チップ

4 a 給電チップ先端

5 溶着金属(溶接ビード)

5 t 溶接開始部分

5 r 余盛

5 u 融合不良部分 (アンダーカット)

5w 溶接開始部分の溶接ビード幅

P1, P1, … 第1パルス電流群

P2, P2, … 第2パルス電流群

P3, P3, … 第3パルス電流群

T1 第1パルス通電期間

T2 第2パルス通電期間

Th ホットスタート期間

Ts アークスタート期間

D1, D2, D3 第1乃至第3パルス周期

f1, f2, f3 第1乃至第3パルス周波数

Ih ホットスタート電流

I p1, I p2, I p3 第1乃至第3パルス電流値

Tp1, Tp2, Tp3 第1乃至第3パルス幅

Ib ペース電流値

VS1乃至VS3 第1乃至第3アーク電圧設定回路

Vs1 乃至Vs3 第1乃至第3アーク電圧設定値(設 定信号)

16

TM2 ホットスタート (HS) 時限回路

Tm2 ホットスタート (HS) 完了信号

TM3 アークスタート(AS)時限回路

Tm3 アークスタート (AS) 完了信号

Avs スタート電圧設定信号

TPA パルス幅設定切換回路

Tps 切換パルス幅信号

IPA 第3パルス電流値自動設定回路

IH ホットスタート (HS) 電流設定回路

Ihs HS電流設定信号

IM 平均溶接電流又はスタート電流設定回路

Im 平均溶接電流又はスタート電流設定信号

IP3 第3パルス電流値設定回路

20 IB ペース電流設定回路

TP3 第3パルス幅設定回路

SW4 SW電流切換回路

S4 ···SW電流切換信号

SW4-1 SWパルス電流値切換回路

Ipa 切換SWパルス電流値信号

SW4-3 SWパルス幅切換回路

Tpa 切換SWパルス幅信号

SW5 SW電圧切換回路

S5 SW電圧切換信号

30 SW9 HW電流切換回路

S9 溶接電流信号

Ip1 s 乃至 Ip3 s 第1乃至第3パルス電流値設定

信号(電流値設定値)

Ibs ペース電流設定信号

Tp1 s 乃至Tp3 s 第1乃至第3パルス幅設定信号 (幅設定値)

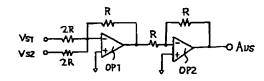
ID 溶接電流検出回路

I d 溶接電流検出信号

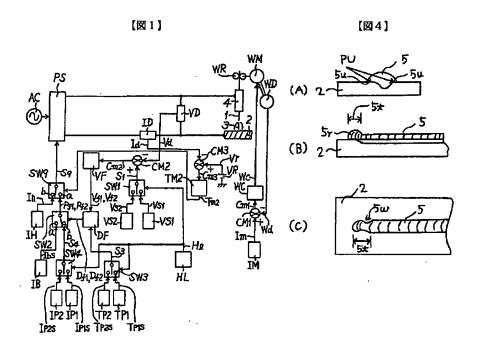
CM3 第3比較回路

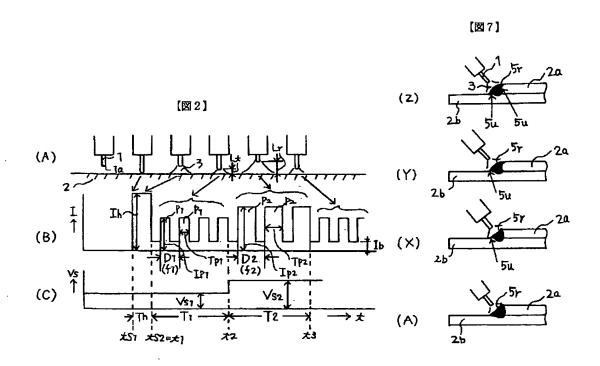
40 Cm3 溶接電流通電信号

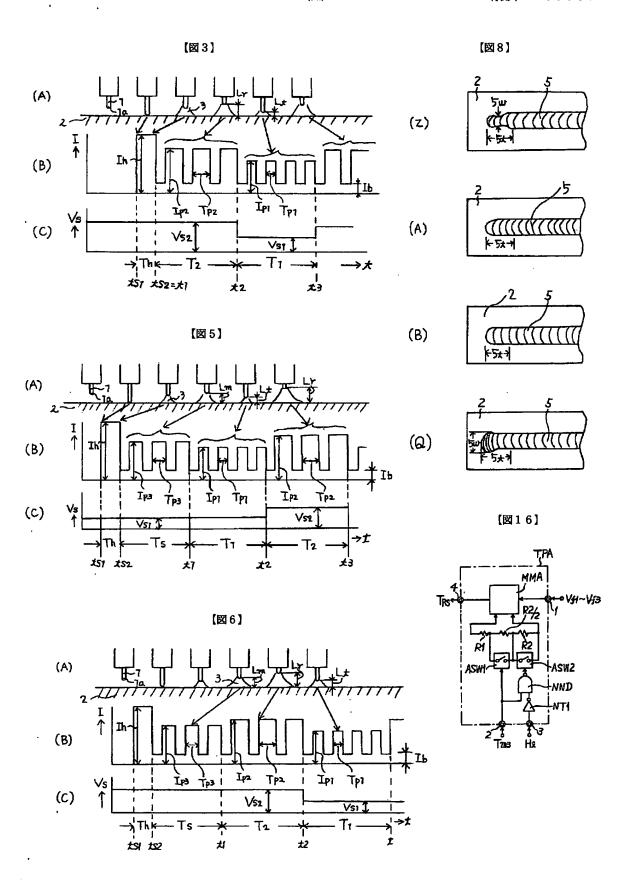
【図14】

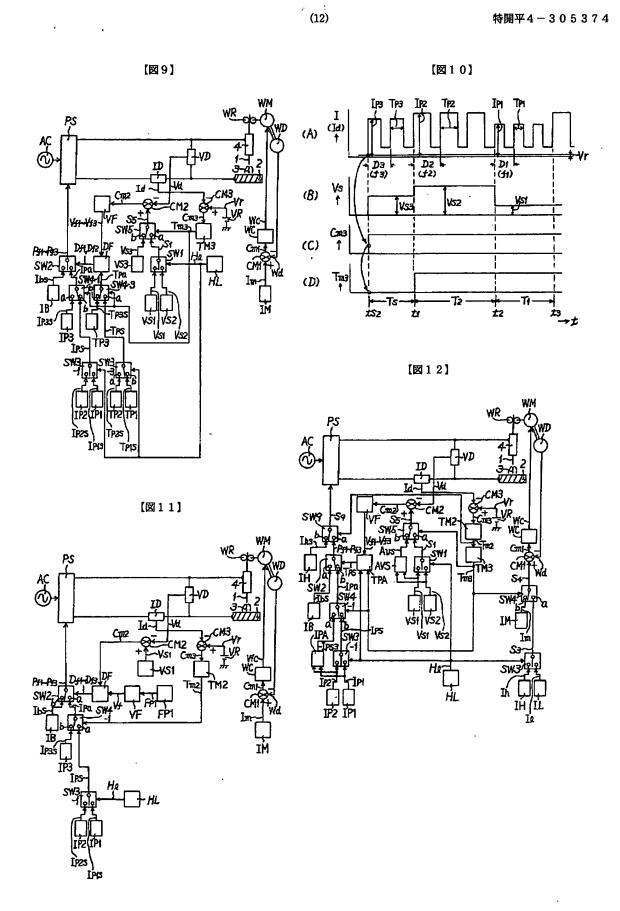


【図15】









【図13】

